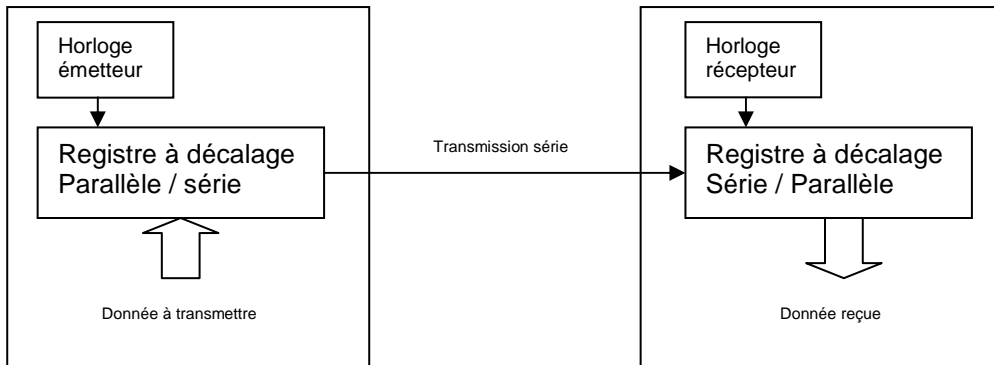


# Codage NRZ

NRZ : Non Remis à Zéro

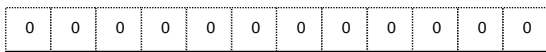
Transmission de données en série, sans transmission d'horloge (transmission asynchrone).



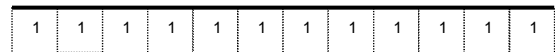
Impératifs

- L'émetteur et le récepteur doivent avoir la même fréquence d'horloge.
- L'émetteur doit synchroniser régulièrement l'horloge de récepteur.

Problème : Pour une suite de 0 ou de 1, il n'y a pas de front qui permet la synchronisation du récepteur.



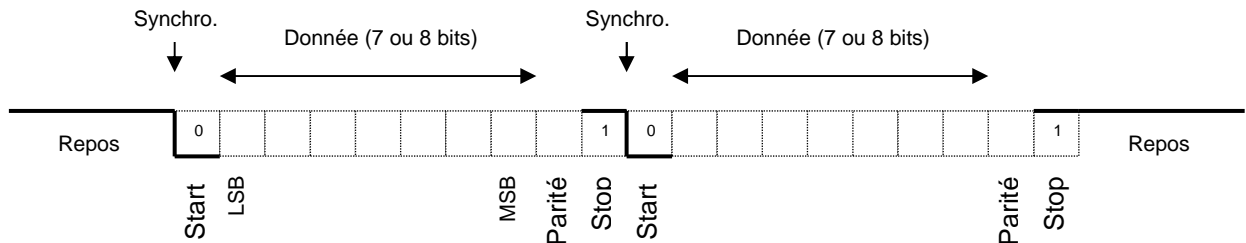
Suite de 0



Suite de 1 (non remis à zéro)

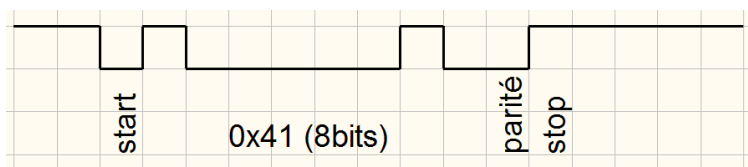
Solution : Ajouter un bit de start (0) et un ou plusieurs bit(s) de stop (1) entre chaque donnée transmise.

La ligne à l'état repos est à 1.

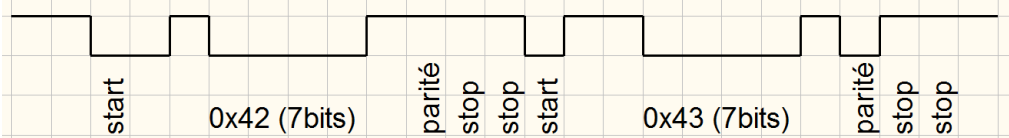


Parité : Bit de contrôle – Parité paire : le nombre de bit à 1 transmis est pair - Parité impaire : le nombre de bit à 1 transmis est impair.

Exemple : Transmission du caractère 'A' (code 41h) sur 8 bits – Parité paire – 1 bit de stop.



Exemple : Transmission des caractères 'B' (42h) et 'C' (43h) sur 7 bits – Parité impaire – 2 bits de stop.



Exemple : Transmission des caractères 'A' (41h) et 'E' (45h) sur 8 bits – Sans parité – 1 bit de stop.

